

## 正 誤 表

書 名：オペアンプの基礎マスター

コード：978-4-485-61001-5

発行日・版刷：2015 年 10 月 30 日 第 1 版第 3 刷

正誤表作成日：2016 年 1 月 15 日

| ページ | 訂正箇所                     | 誤                                                            | 正                                                         |
|-----|--------------------------|--------------------------------------------------------------|-----------------------------------------------------------|
| 86  | 右段 (3) 加減算回路<br>5 ～ 6 行目 | は, オペアンプの反転入力端子に <b>3 本</b> ,<br>非反転入力端子に <b>4 本</b> の信号を加えて | は, オペアンプの反転入力端子と非反<br>転入力端子 <b>それぞれに, 同じ数</b> の信号<br>を加えて |
|     | 同 8 ～ 9 行目               | すように, <b>反転入力端子と非反転入力<br/>端子のそれぞれの信号を加算した後<br/>に,</b>        | すように, <b>2 つの入力端子の信号をそ<br/>れぞれ加算した後に,</b>                 |
|     | 右段 (3-17) 式 2 行目         | $= (V_{b1} + V_{b2} + V_{b3} + V_{b4})$                      | $= (V_{b1} + V_{b2} + V_{b3})$                            |
|     | 図 3-11                   | 左部下方                                                         | 端子 $V_{b4}$ と, 端子 $V_{b4}$ に接続した $R$ を<br>削除する.           |