

正誤表

頁	箇所	誤	正																																																												
27	中央部左側の図 (XORゲート図)																																																														
73	中央部右側の表	<table border="1"> <thead> <tr> <th colspan="3">入 力</th> <th colspan="2">出 力</th> </tr> <tr> <th>S</th> <th>R</th> <th>T</th> <th>Q</th> <th><math>\bar{Q}</math></th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> <td colspan="2">保持</td> </tr> <tr> <td>1</td> <td>0</td> <td></td> <td>1</td> <td>0 (セット)</td> </tr> <tr> <td>0</td> <td>1</td> <td></td> <td>0</td> <td>1 (リセット)</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> <td>1</td> <td>1 (不定)</td> </tr> </tbody> </table>	入 力			出 力		S	R	T	Q	$\bar{Q}$	0	0		保持		1	0		1	0 (セット)	0	1		0	1 (リセット)	1	1		1	1 (不定)	<p>状態遷移表</p> <table border="1"> <thead> <tr> <th colspan="3">入 力</th> <th colspan="2">出 力</th> </tr> <tr> <th>S</th> <th>R</th> <th>T</th> <th>Q</th> <th><math>\bar{Q}</math></th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> <td colspan="2">保持</td> </tr> <tr> <td>1</td> <td>0</td> <td></td> <td>1</td> <td>0 (セット)</td> </tr> <tr> <td>0</td> <td>1</td> <td></td> <td>0</td> <td>1 (リセット)</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> <td>1</td> <td>1 (不定)</td> </tr> </tbody> </table>	入 力			出 力		S	R	T	Q	$\bar{Q}$	0	0		保持		1	0		1	0 (セット)	0	1		0	1 (リセット)	1	1		1	1 (不定)
入 力			出 力																																																												
S	R	T	Q	$\bar{Q}$																																																											
0	0		保持																																																												
1	0		1	0 (セット)																																																											
0	1		0	1 (リセット)																																																											
1	1		1	1 (不定)																																																											
入 力			出 力																																																												
S	R	T	Q	$\bar{Q}$																																																											
0	0		保持																																																												
1	0		1	0 (セット)																																																											
0	1		0	1 (リセット)																																																											
1	1		1	1 (不定)																																																											
74	問題 36.2	RSフリップフロップとANDゲートを用いた以下の回路の動作を説明し、タイムチャートを完成させよ。	RSTフリップフロップとANDゲートを用いた以下の回路について、タイムチャートを完成させよ。ここで、クロックTのパルス幅は十分に短く、その立ち上がり時のみRSTフリップフロップの出力に影響するものと仮定する。																																																												
74	問題 36.2の図																																																														
79	例題 39	JKフリップフロップを <i>いて</i> …	JKフリップフロップを <i>用いて</i> …																																																												
82	問題 40.2	非同期式で8ビットのカウタを構成する場合、…	非同期式で8進カウタを構成する場合、…																																																												
87	例題 43の図																																																														
93	最終行	…ここで、 $2^n$ 進カウタが構成できる。	…ここで、 $2^{n-1}$ 進カウタが構成できる。																																																												
110	左列16行目	…に遷移することを表している。	…に遷移することを表している。また、 $x_0=1$ で50円投入を表す。																																																												
111	左列36.2の図																																																														

頁	箇所	誤	正
116	左列45.2の図	<p style="text-align: center;">最下位ビット <span style="float: right;">最上位ビット</span></p> <p style="text-align: center;"><math>Q_0</math> <math>Q_1</math> <math>Q_2</math> <math>Q_3</math></p> <p style="text-align: center;">クロックパルス</p>	<p style="text-align: center;">最下位ビット <span style="float: right;">最上位ビット</span></p> <p style="text-align: center;"><math>Q_0</math> <math>Q_1</math> <math>Q_2</math> <math>Q_3</math></p> <p style="text-align: center;">クロックパルス</p>